



Planificaciones

7520 - Arquitecturas y Configuración

Docente responsable: A DESIGNAR .

OBJETIVOS

CONTENIDOS MÍNIMOS

-

PROGRAMA SINTÉTICO

1) Fundamentos de la Tecnología discreta. 2) Circuitos procesadores de símbolos. 3) Diseño sistemático. 4) Comunicación intra-máquina. 5) Instrucciones. Modos de direccionamiento. 6) Microprogramación y arquitecturas RISC. 7) Organización para la multiprogramación. 8) Multiproceso. 9) Accesos múltiples a memoria. 10) Tratamiento por conducto. 11) Máquinas vectoriales. 12) máquinas de flujo de datos.

PROGRAMA ANALÍTICO

BIBLIOGRAFÍA

RÉGIMEN DE CURSADA

Metodología de enseñanza

Modalidad de Evaluación Parcial

CALENDARIO DE CLASES

Semana	Temas de teoría	Resolución de problemas	Laboratorio	Otro tipo	Fecha entrega Informe TP	Bibliografía básica
<1> 09/03 al 14/03						
<2> 16/03 al 21/03						
<3> 23/03 al 28/03						
<4> 30/03 al 04/04						
<5> 06/04 al 11/04						
<6> 13/04 al 18/04						
<7> 20/04 al 25/04						
<8> 27/04 al 02/05						
<9> 04/05 al 09/05						
<10> 11/05 al 16/05						
<11> 18/05 al 23/05						
<12> 25/05 al 30/05						
<13> 01/06 al 06/06						
<14> 08/06 al 13/06						
<15> 15/06 al 20/06						
<16> 22/06 al 27/06						

CALENDARIO DE EVALUACIONES

Evaluación Parcial

Oportunidad	Semana	Fecha	Hora	Aula
1º				
2º				
3º				
4º				